

2 节锂离子/锂聚合物电池保护 IC

主要特点

- 内置高精度电压检测电路
 - ✓ 过充电检测电压: $4.28V \pm 0.025V$;
 - ✓ 过充电解除电压: $4.08V \pm 0.05V$;
 - ✓ 过放电检测电压: $2.35V \pm 0.1V$;
 - ✓ 过放电解除电压: $2.85V \pm 0.15V$;
 - ✓ 放电过电流检测电压: $0.2V \pm 0.03V$;
 - ✓ 充电过电流检测电压: $-0.21V \pm 0.03V$
 - ✓ 负载短路检测电压: $0.7-1.3V$;
- 连接充电器的端子采用高耐压器件
- 各种延迟时间只需由内置电路来实现 (不需外接电容)
- 有充电过电流保护功能
- 有向 0V 电池充电功能
- 带休眠功能
- 低消耗电流
 - ✓ 正常工作状态时 典型值 $5.0\mu A$, 最大值 $9.0\mu A$
 - ✓ 低功耗状态时 典型值 $0.1\mu A$, 最大值 $0.5\mu A$
- 宽工作温度范围 $-40^{\circ}C \sim +85^{\circ}C$

产品概述

DP2120-DB 内置高精度电压检测电路和延迟电路, 适用于锂离子/锂聚合物可充电电池的保护 IC。

DP2120-DB 适用于 2 节锂离子/锂聚合物可充电电池组的过充电、过放电和过电流的保护。

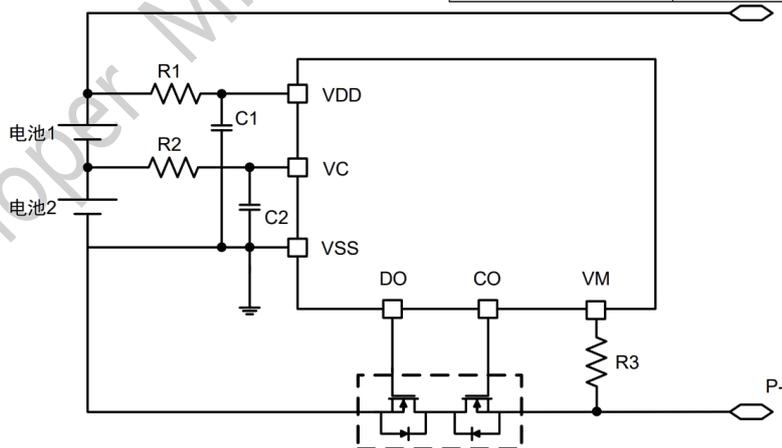
典型应用

- 2 节锂离子可充电电池组
- 2 节锂聚合物可充电电池组

封装信息

封装	描述
SOT23-6	无卤, 编带盘装, 3000 颗/盘

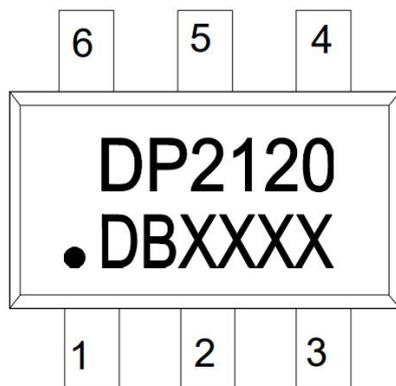
典型应用原理图



器件标识	典型值	参数范围	单位
R1	330	100 ~ 510	Ω
R2	330	100 ~ 510	Ω
R3	2	1 ~ 4	$k\Omega$
C1	1	1 ~ 2.2	μF
C2	0.1	0.1 ~ 1	μF

产品说明

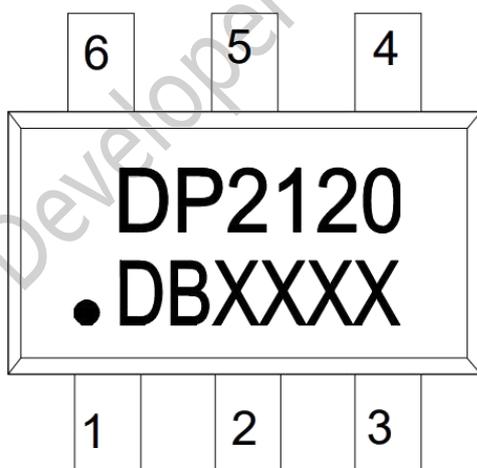
➤ 管脚排列



➤ 管脚功能描述

管脚符号	管脚名称	描述
1	OD	放电控制 FET 门限连接管脚。
2	OC	充电控制 FET 门限连接管脚。
3	VM	电流检测输入管脚，充电器检测。
4	VC	电池 1 负极，电池 2 正极输入管脚
5	VDD	正电源输入管脚，连接电池 1 正极
6	VSS	负电源输入管脚，连接电池 2 负极

➤ 产品标记

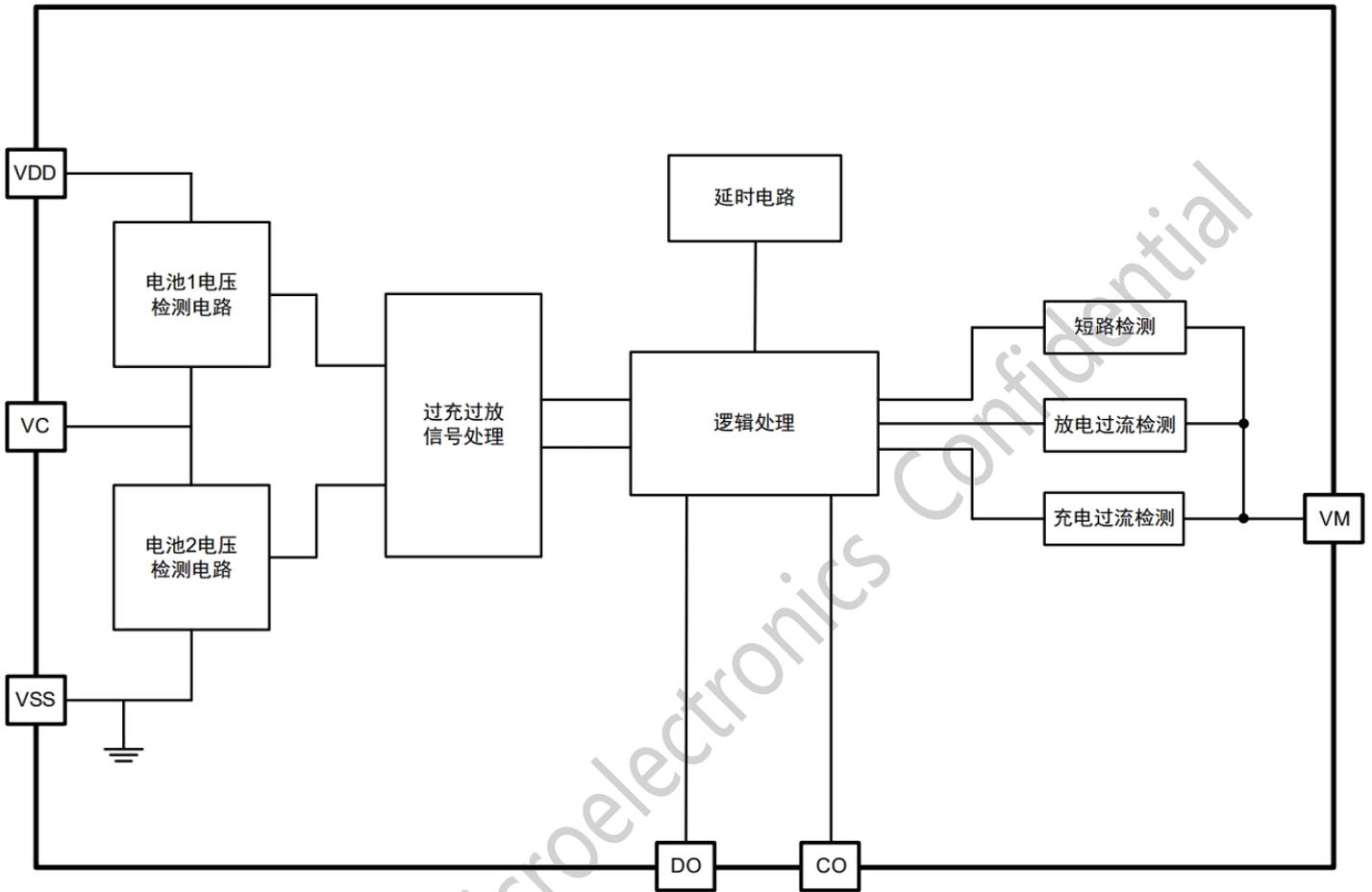


DP2120DB 表示产品型号，固定不变；
 第一位 X 表示生产年份，年份的最后一位数字；
 第二位 X 表示生产月份；A-L 依次表示 1-12 月；
 第三、四位 XX 表示生产日期；01-31 表示生产日期；

➤ 绝对最大额定值

参数	符号	参数范围	单位
VDD-VC, VC-CSS 间电压	VDD-VC, VC-CSS	VSS-0.3~VSS+8	V
OC 输出管脚电压	V _{OC}	VDD-28~VDD+0.3	V
OD 输出管脚电压	V _{OD}	VSS-0.3~VDD+0.3	V
VM 输入管脚电压	V _{VM}	VDD-28~VDD+0.3	V
工作温度	T _{opr}	-40~+85	°C
存储温度	T _{stg}	-40~+125	°C

内部功能框图



电气参数 (除非特别指定, $T_{amp}=25^{\circ}C$)

符号	参数	测试条件	最小	典型	最大	单位
消耗电流						
工作电流	I_{DD}	$V_{DD}=V_C=3.7V, V_m=0V$	--	5.0	9.0	μA
休眠电流	I_{OD}	$V_{DD} = V_C = 1.5V$	--	0.1	0.5	μA
检测电压						
过充电检测电压	V_{CU}	--	4.255	4.28	4.305	V
过充电释放电压	V_{CR}	--	4.03	4.08	4.13	V
过放电检测电压	V_{DL}	--	2.25	2.35	2.45	V
过放电释放电压	V_{DR}	--	2.70	2.85	3.00	V
放电过电流检测电压	V_{DIOV}	$V_{DD}=V_C = 3.6V$	170	200	230	mV
充电过电流检测电压	V_{CIOV}	$V_{DD}=V_C = 3.6V$	-180	-210	-240	mV
负载短路检测电压	V_{SHORT}	$V_{DD}=V_C = 3.6V$	0.7	1	1.3	V
0V 充电允许电压阈值	V_{0V_CH}	充电器电压	0.9	1.2	--	V
延迟时间						
过充电检测延迟时间	T_{cu}	$V_{DD} = 3.6V \sim 4.4V$	500	1000	1500	ms
过放电检测延迟时间	T_{DL}	$V_{DD} = 2.0V \sim 3.6V$	70	128	200	ms
放电过流检测延迟时间	T_{DIOV}	$V_{DD}=V_C=3.6V$	5	10	15	ms
充电过流检测延迟时间	T_{CIOV}	$V_{DD}=V_C=3.6V$	3	8	13	ms
负载短路检测延迟时间	T_{SHORT}	$V_{DD}=V_C=3.6V$	150	250	350	us

产品应用信息

● 正常工作状态

本 IC 的作用是通过监视连接在 VDD - VC 间的电池电压和 VC-VSS 间电压, 及 VM - VSS 间的电压, 控制充电和放电。电池 1, 电池 2 电压均在过放电检测电压(V_{DL})以上, 且在过充电检测电压(V_{CU})以下, VM 端子的电压在充电过电流检测电压(V_{C1OV})以上且在放电过电流检测电压(V_{D1OV})以下的情况下, 充电控制用 FET 和放电控制用 FET 的两方均打开。这时可以进行自由的充电和放电。这种状态称为正常状态。

注意: 初次连接电芯时, 会有不能放电的可能性, 此时, 短接 VM 端子和 VSS 端子, 或者连接充电器, 就能恢复到正常工作状态。

● 过充电状态

正常状态的电池, 在充电中电池 1 或者电池 2 电压超过过充电检测电压(V_{CU}), 并保持过充电检测延迟时间(T_{CU})以上时, 关闭充电控制用 FET, 停止充电。这个状态称为过充电状态。

过充电状态的解除, 分为以下 2 种方法((1)、(2)):

1. 断开充电器, 当电池 1 或者电池 2 电压降低到过充电释放电压 (V_{CR}) 以下时, 即可解除过充电状态。
2. 如果 VM 端子电压在放电过电流检测电压 (V_{D1OV}) 以上的情况下, 当电池 1 或者电池 2 电压降低到过充电检测电压 (V_{CU}) 以下时, 即可解除过充电状态。
- 3.

● 过放电状态

正常状态的电池, 在放电中电池 1 或者电池 2 电压处于过放电检测电压(V_{DL})之下, 并且保持这个状态在过放电检测延迟时间(T_{DL})以上时, 将关闭放电控制用 FET, 停止放电。这个状态称为过放电状态。

过放电状态的释放, 有以下两种方法:

1. 连接充电器, 若 VM 端子电压低于充电过流检测电压 (V_{C1OV}), 当电池 1 或者电池 2 电压高于过放电检测电压 (V_{DL}) 时过放电状态释放, 恢复到正常工作状态。
2. 连接充电器, 若 VM 端子电压高于充电过流检测电压 (V_{C1OV}), 当电池 1 或者电池 2 电压高于过放电释放电压 (V_{DR}) 时, 过放电状态释放, 恢复到正常工作状态。

● 放电过流状态和负载短路状态

正常放电状态下的电池, VM 端子电压随着放电电流增大而增大, 当 VM 端子检测电压上升到放电过电流检测电压 (V_{D1OV}) 以上, 并且这种状态持续的时间超过放电过流检测延迟时间 (T_{D1OV}), 将关闭放电控制用 FET, 这个状态称为放电过流状态。

正常放电状态下的电池, VM 端子电压随着放电电流增大而增大, 当 VM 端子检测电压上升到负载短路检测电压 (V_{SHORT}) 以上, 并且这种状态持续的时间超过短路检测延迟时间(T_{SHORT}), 将关闭放电控制用 FET, 这个状态称为负载短路状态。

放电过流状态和负载短路状态的释放条件:

当保护电路保持在放电过电流/负载短路状态时, 当 VM 端子电压低于放电过电流检测电压 (V_{D1OV}) 以下, 即可解除放电过电流状态或负载短路状态。若断开与负载的连接, 则 VM 端子恢复到 VSS 端子电压, 也可解除放电过电流状态或负载短路状态。

● 充电过电流状态

正常充电状态下的电池, VM 端子电压随着充电电流增大而减小, 由 VM 管脚检测到电压减小到充电过电流检测电压 (V_{C1OV}) 以下, 并且延迟大于充电过流检测延迟时间 (T_{C1OV}), 将关闭充电控制用 FET, 这个状态称为充电过流状态。

充电过流状态释放条件:

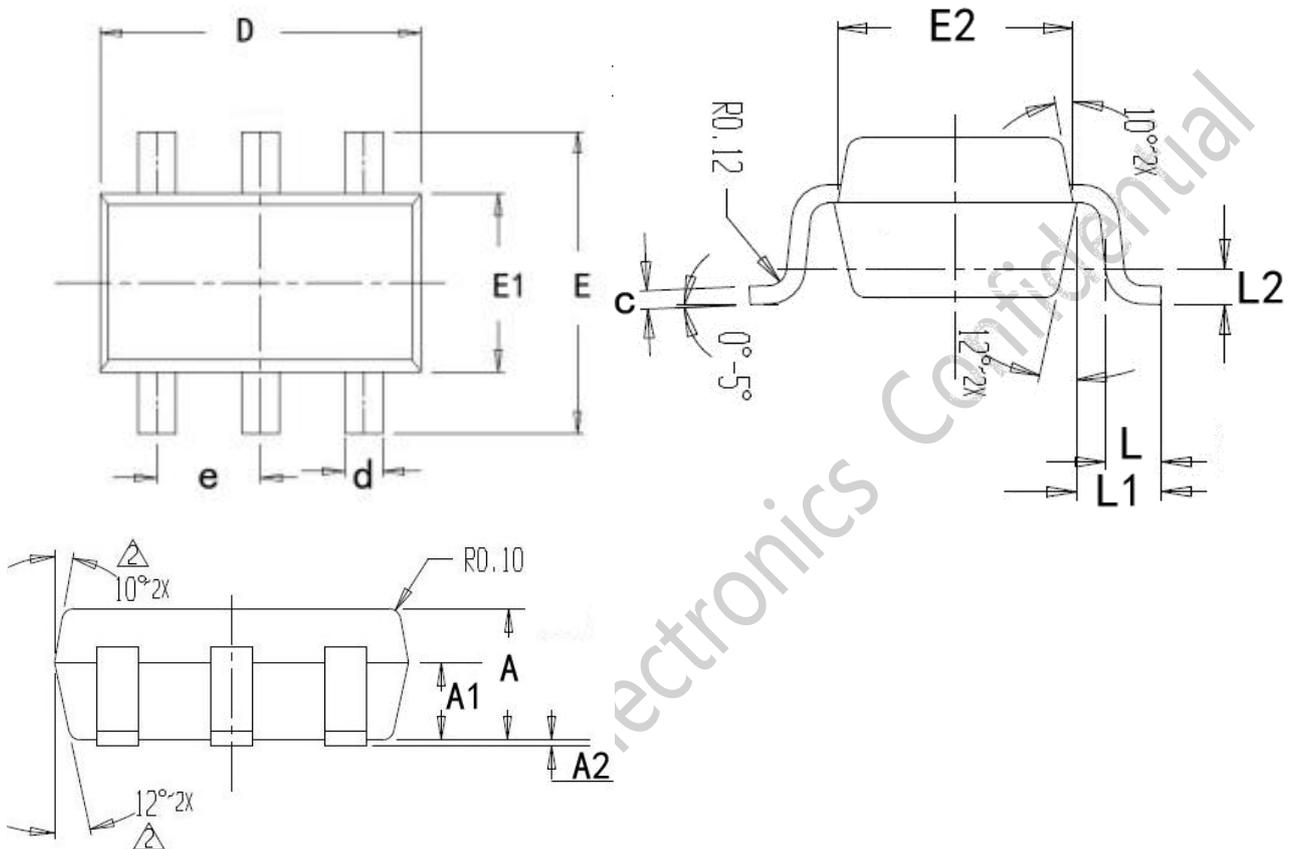
当保护电路保持在充电过电流状态时, 断开与充电器的连接, 则 VM 端子恢复到 VSS 端子电压, 也可解除充电过电流状态。

● 0V 电池充电

如果使用充电器对电池充电, 使本 IC 电路的 VDD 端相对 VM 端的电压大于 0V 充电允许阈值 (V_{OV_CH}) 时, 其充电控制端 OC 将被连接到 VDD 端。若该电压能够使外接充电控制 FET 导通, 则通过放电控制 FET 的体内二极管可以形成一个充电回路, 使电池电压升高; 当电池电压升高至使 VDD 端电压超过过电压放电恢复电压 (V_{DR}) 时, 将回到正常状态, 同时放电控制端 OD 输出高电平, 使外接放电控制 FET 处于导通状态。

封装尺寸

SOT23-6



名称	MIN	NOM	MAX
A	1.050	1.100	1.150
A1	0.625	0.650	0.675
A2	0.010	0.050	0.090
c	0.047	0.127	0.207
D	2.900	2.950	3.000
d	0.325	0.350	0.375
E	2.720	2.800	2.880
E1	1.600	1.650	1.700
E2	1.550	1.600	1.650
e	0.925	0.95	0.975
L	0.300	0.380	0.460
L1		0.599REF	
L2		0.250BSC	

重要声明

德普微尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。客户在下订单前应联系德普微获取最新的相关信息，并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的本公司销售条款与条件。

德普微会不定期更新本文档内容，产品实际参数可能因型号或者其他事项不同有所差异，本文档不作为任何明示或暗示的担保或授权。

本产品规格书未包含任何针对德普微或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，德普微不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性，特定目的的适用性或者不侵犯德普微或任何第三人知识产权做任何明示或暗示保证，德普微也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。

德普微对应用帮助或客户产品设计不承担任何义务。客户应对其使用本公司的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险，客户应提供充分的设计与操作安全验证。

针对本规格书所披露的内容，在未获得德普微的授权下，任何第三方不得使用、复制、转换，一经发现本公司必依法追究其法律责任，并赔偿由此对本公司造成的一切损失。

请注意在本资料记载的条件范围内使用产品，特别请注意绝对最大额定值、工作电压范围和电气特性等。因在本资料记载的条件范围外使用产品而造成的故障和（或）事故等的损害，本公司对此概不承担任何责任。

本公司一直致力于提高产品的质量和可靠度，但所有的半导体产品都有一定的失效概率，这些失效概率可能会导致一些人身事故、火灾事故等。当设计产品时，请充分留意冗余设计并采用安全指标，这样可以避免事故的发生。

使用本公司的 IC 生产产品时，如因其产品中对该 IC 的使用方法或产品的规格，或因进口国等原因，包含本 IC 产品在内的制品发生专利纠纷时，本公司概不承担相应责任。