

LED 显示控制 IC

1 概述

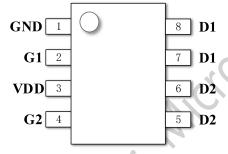
DP4973 是一款专为 LED 扫描屏设计的一款消隐控制电路芯片,集成消隐自适应功能,有效消除拖影现象,并且还能改善由于 LED 灯珠漏电或短路造成的毛毛虫现象。

2 特点

- 工作电压 3.0V~5 .5V
- SOP8 封装:
 - OUT MAX = 4.5A @ VDD = 5.0V
 - RON= $57m\Omega@VDD=5.0V\&IOUT=1.0A$
- SOT23-6 封装:
 - OUT MAX = 4.5A @ VDD = 5.0V
 - RON=77mΩ@VDD=5.0V&IOUT=1.0A
- 集成消影自适应功能,有效消除行拖影

4 产品说明

● 引脚定义

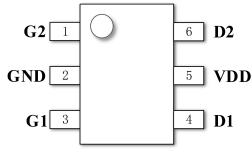


SOP8 引脚定义图

- 改善 LED 开路造成的显示屏十字线现象
- 改善 LED 灯珠漏电或短路造成的毛毛虫现象
- 简化 LED 模组 PCB 布线复杂度
- 封装形式: SOP8, SOT23-6
- ESD 能力强

3 应用领域

● LED 显示屏



SOT23-6 引脚定义图

● 引脚说明

SOP8 引脚号	SOT23-6	引脚名称	引脚说明
1	2	GND	地
2	3	G1	G1 栅极端
3	5	VDD	电源输入
4	1	G2	G2 栅极端
5,6	6	D2	D2 漏极端
7,8	4	D1	D1 漏极端

产品订购信息

产品名称	封装形式	包装方式	数量/盘	湿敏等级
DP4973	SOP8	编带	4000	MCL 2
	SOT23-6	编带	3000	MSL=3



目录

1 概述	1
2 特点	1
3 应用领域	1
4 产品说明	1
5 产品标记	4
6 建议应用电路	4
7 参数表	5
7.1 最大极限参数	E
	3
7.2 直流电气特性 _(VDD=5.0V)	6
7.3 动态特性 _(若无特殊说明,VDD=3.5V~5V,Ta=25℃)	6
40	0
8 封装尺寸	7
O 于亚士四	^

Denslobe,



修订历史

版本	修订日期	修订人	修订内容
V1.0	2024.10	WM	初始版本

Developer Microelectronics Confidential



5 产品标记



SOP8

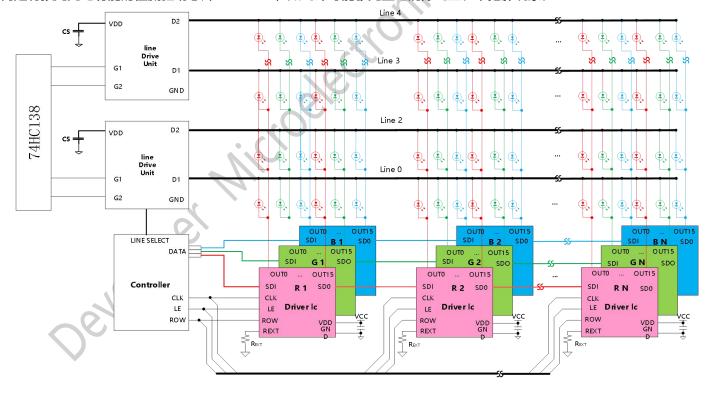
DP4973 • XXXX

SOT23-6

DP4973 为产品品名 XXXXXX 代表产品批次号

6 建议应用电路

由于 LED 扫描屏广泛应用于户内显示屏以降低成本,但因为 LED 阳极的寄生电容在扫描切换时会瞬间产生放电路 径而造成显示屏发生拖影现象;用户可使用具有放电电路功能的 DP4973 且参照如下图的扫描屏建议应用电路,并搭配内建有预先充电功能的恒流驱动芯片 DP3265S,如此即可能够完整地消除此上、下拖影现象。



2024/10/29 DP4973 REV1.0_CN www.depuw.com

4



7 参数表

7.1 最大极限参数

项目	符号	额定值	单位
电源电压	VDD	0~6.0	V
栅极电压	VG	0~6.0	V
OUT 端连续工作电流	lo	-4.5	Α
OUT 端瞬间最大电流	IOUT_MAX	-5	Α
功率损耗	PD	<600	mW
封装热阻(SOP8)	Rth(j-a)	178	°C/W
封装热阻(SOT23-6)	Rth(j-a)	335	°C/W
工作温度	Topr	-40~85	°C
存储温度	Tstg	-40~150	°C
HBM 人体模式	Vesd	≥8	KV

- 所有的电压值均是以芯片接地端 (GND) 做为参考点,最大极限参数的测试温度为 25℃。
- 若实际工作条件超过规定值可能会造成元件永久的损伤;若实际工作条件略低于最大值并长时间工作可能会降低元件的可靠性。上述仅是部分规定值,本产品不支持在规格之外的其他条件的功能操作。
- 表贴产品焊接温度最高峰值不能超过 260℃,温度曲线依据 J-STD-020 标准、参考工厂实际和锡膏厂商建议由工厂自行设定。



7.2 直流电气特性 (VDD=5.0V)

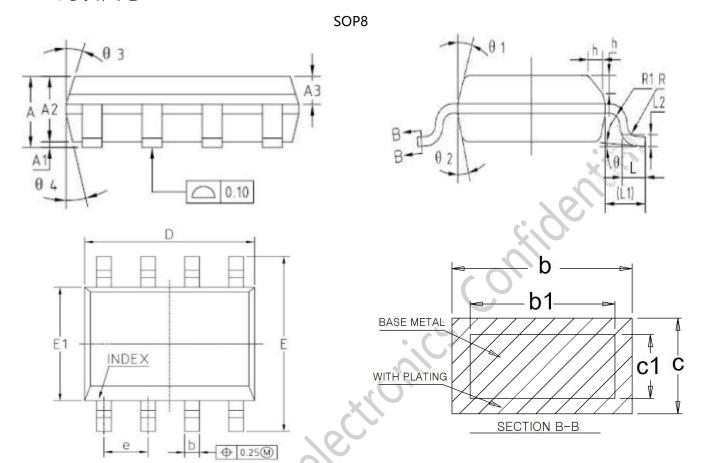
项目	符号	测试条件	最小 值	典型值	最大值	单 位
逻辑电源电压	VDD	_	3.0	5.0	5.5	٧
电源端电流	IDD_OFF	所有的 OUT 输出置低		400	_	uA
栅极开启电压	VGS(th)	VDS=VGS,ID=250uA		-0.7	-0.9	V
源—漏极导通电阻 (SOP8)	RDS(on)	VGS=-5.0V, IOUT=-1.0A		57	70	mΩ
源─漏极导通电阻 (SOT23-6)	RDS(on)	VGS=-5.0V, IOUT=-1.0A	_	77	90	mΩ

7.3 动态特性 (若无特殊说明, VDD=3.5V~5V, Ta=25℃)

项目	符号	测试条件	最小 值	典型 值	最大值	单 位
导通延迟时间	TD(ON)	9/6C/r,	-	11	-	ns
导通爬升时间	Tr	VDD=5.0V	1	52	-	ns
关闭反应时间	TD(OFF)	CL=12pF	-	17	-	ns
关闭下降时间	Tf		ı	10	-	ns



8 封装尺寸

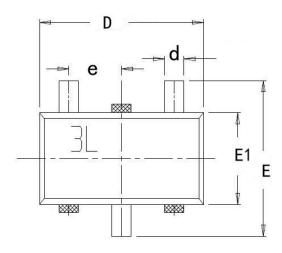


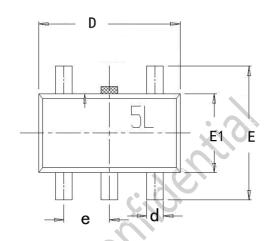
Comple of	Dimensions in Millimeters				
Symbol	Min	Nom	Max		
Α	1.45	1.55	1.65		
A1	0.10	0.15	0.20		
A2	1.353	1.40	1.453		
A3	0.55	0.60	0.65		
b	0.38	-	0.51		
b1	0.37	0.42	0.47		
C	0.17	-	0.25		
c1	0.17	0.20	0.23		
Ď	4.85	4.90	4.95		
E	5.85	6.00	6.15		
E1	3.85	3.90	3.95		
е	1.245	1.27	1.295		
L	0.45	0.60	0.75		
L1	•	1.050REF	-		
L2	-	0.250BSC	-		
Θ1-Θ4	12° REF				
h	0.40REF				
R	0.15° REF				
R1	0.15° REF				

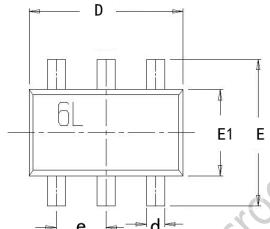
2024/10/29 DP4973_REV1.0_CN

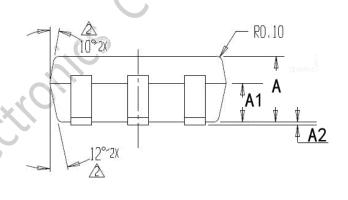


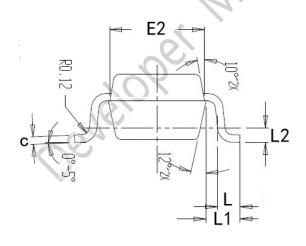
SOT23-6











Symbol	Min	Nom	Max	
Α	1.050	1.100	1.150	
A1	0.625	0.650	0.675	
A2	0.010	0.050	0.090	
С	0.047	0.127	0.207	
D	2.900	2.950	3.000	
d	0.325	0.350	0.375	
E	2.720	2.800	2.880	
E1	1.600	1.650	1.700	
E2	1.550	1.600	1.650	
е	0.925	0.950	0.975	
L	0.300	0.380	0.460	
L1	0.599REF			
L2	0.250BSC			



9 重要声明

德普微尽力确保本产品规格书内容的准确和可靠,但是保留在没有通知的情况下,修改规格书内容的权利。客户在下订单前应联系德普微获取最新的相关信息,并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的本公司销售条款与条件。

德普微会不定期更新本文档内容,产品实际参数可能因型号或者其他事项不同有所差异,本文档不作为任何明示或 暗示的担保或授权。

本产品规格书未包含任何针对德普微或第三方所有的知识产权的授权。针对本产品规格书所记载的信息,德普微不做任何明示或暗示的保证,包括但不限于对规格书内容的准确性、商业上的适销性,特定目的的适用性或者不侵犯德普微或任何第三人知识产权做任何明示或暗示保证,德普微也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。

德普微对应用帮助或客户产品设计不承担任何义务。客户应对其使用本公司的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险,客户应提供充分的设计与操作安全验证。

针对本规格书所披露的内容,在未获得德普微的授权下,任何第三方不得使用、复制、转换,一经发现本公司必依法追究其法律责任,并赔偿由此对本公司造成的一切损失。

请注意在本资料记载的条件范围内使用产品,特别请注意绝对最大额定值、工作电压范围和电气特性等。 因在本资料记载的条件范围外使用产品而造成的故障和(或)事故等的损害,本公司对此概不承担任何责任。

本公司一直致力于提高产品的质量和可靠度,但所有的半导体产品都有一定的失效概率,这些失效概率可能会导致一些人身事故、火灾事故等。当设计产品时,请充分留意冗余设计并采用安全指标, 这样可以避免事故的发生。

使用本公司的 IC 生产产品时,如因其产品中对该 IC 的使用方法或产品的规格,或因进口国等原因,包含本 IC 产品在内的制品发生专利纠纷时,本公司概不承担相应责任。