

LED 显示控制 IC

1 概述

DP32019B 是一款专为 LED 扫描屏设计的行驱动芯片，集成 138 译码电路及功率 PMOS 管。OUT1~OUT8 输出端口内置电压钳位电路，能消除 LED 显示屏“列上拖影”，提高显示屏刷新率。内置短路保护功能，具有短路防烧灯、防烧板等特点，提升整体方案的应用可靠性。由于其高度集成的特点，可为应用方案节省空间，降低走线复杂度，降低应用风险。

2 特点

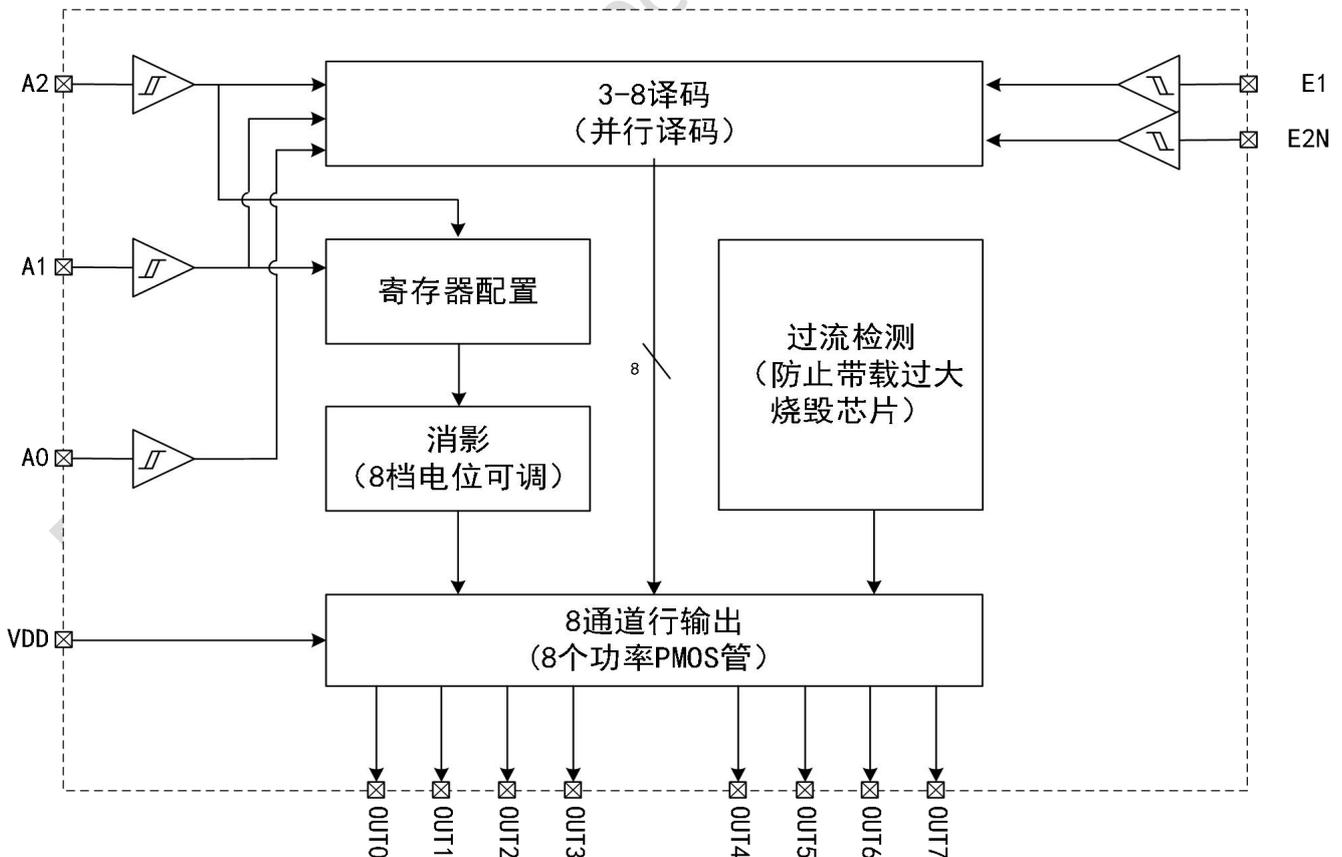
- 工作电压 3.5V~5.5V
- 集成 8 通道功率 PMOS 管
 - 最大连续工作电流 2.5A @ VDD = 5.0V
 - RON=130mΩ@VDD=5.0V&IOUT=1.0A
- 最大功耗 < 600 mW @ VDD = 5.0V
- 集成消影自适应功能，有效消除行拖影
- 消影电位可寄存器配置，可适应更加复杂的环境
- 改善 LED 开路造成的显示屏十字线现象

- 简化 LED 模组 PCB 布线复杂度
- 封装形式：SOP16
- ESD ≥ 8KV

3 应用领域

- LED 显示
- LED 照明
- LED 景观

4 内部电路框图





目录

1 概述.....	1
2 特点.....	1
3 应用领域.....	1
4 内部电路框图.....	1
5 产品说明.....	4
6 建议应用电路.....	5
7 参数表.....	7
7.1 最大极限参数.....	7
7.2 直流电气特性 (VDD=5.0V).....	8
7.3 动态特性 (若无特殊说明, VDD=3.5V ~ 5V, Ta=25°C)	8
8 时序波形图.....	8
9 时序图.....	9
10 真值表.....	9
11 换行控制以及消影时间.....	9
12 寄存器配置.....	10
13 封装尺寸.....	11
14 重要声明.....	12



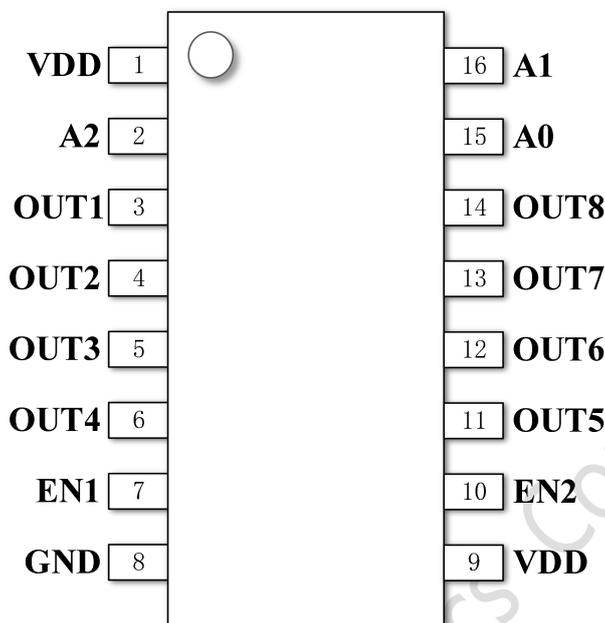
修订历史

版本	修订日期	修订人	修订内容
V1.0	2022.11	GYC	初始版本
V2.0	2023.06	WM	1. 更新文档结构 2. 修改内部功能框图 3. 优化建议应用电路内容 4. 优化规格书中的时序图
V2.1	2024.07	WM	1. 修正电气特性内阻测试条件

Developer Microelectronics Confidential

5 产品说明

- 引脚定义



- 引脚说明

SOP16 引脚号	引脚名称	引脚说明
1, 9	VDD	电源输入
2, 15, 16	A0 ~ A2	数据输入
3, 4, 5, 6, 11, 12, 13, 14	OUT1~OUT8	OUT 输出
7, 10	EN1, EN2	使能控制
8	GND	地

- 产品订购信息

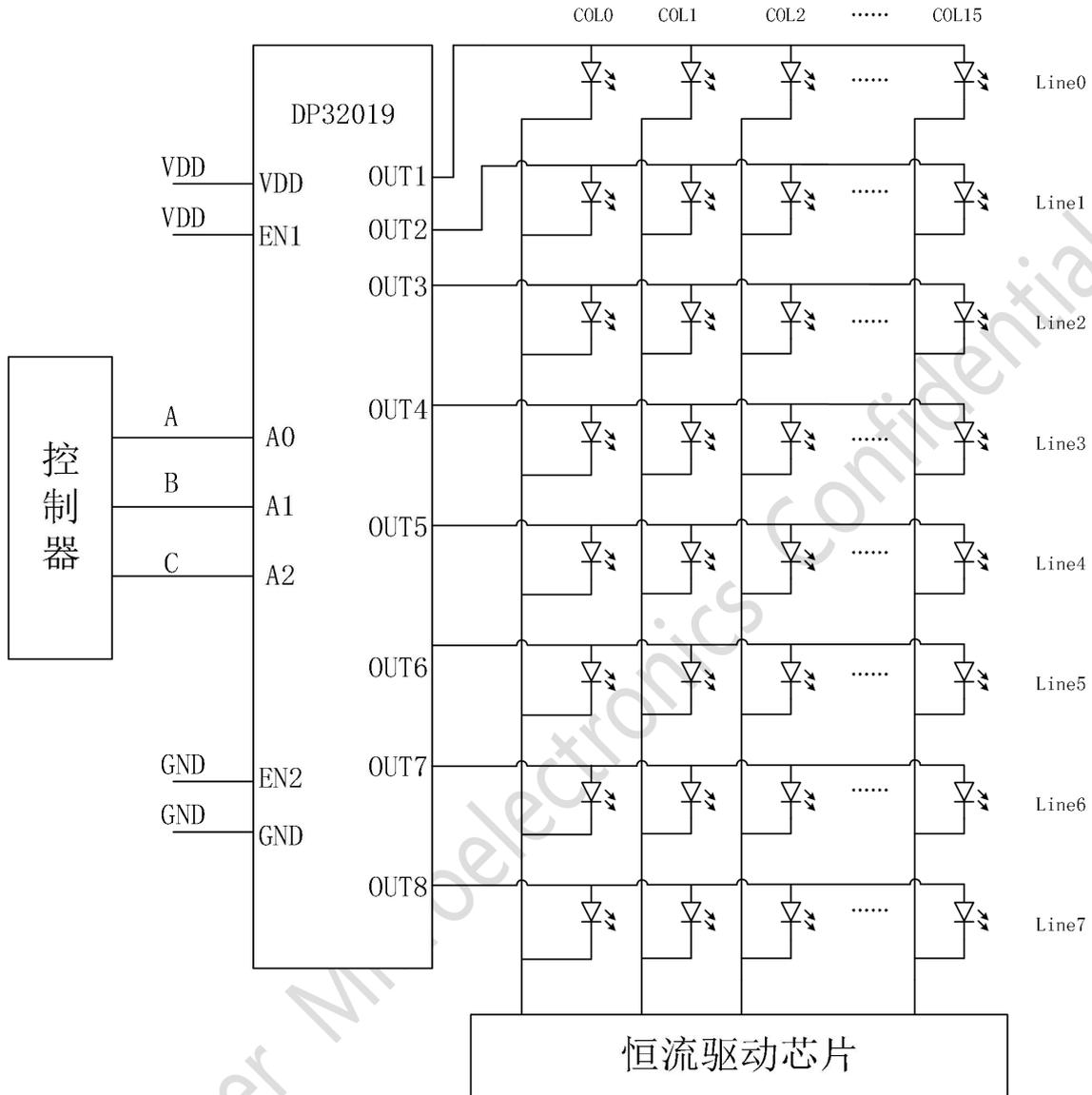
产品名称	封装形式	包装方式	数量/盘	湿敏等级
DP32019B	SOP16	编带	4000	MSL=3

- 产品标记

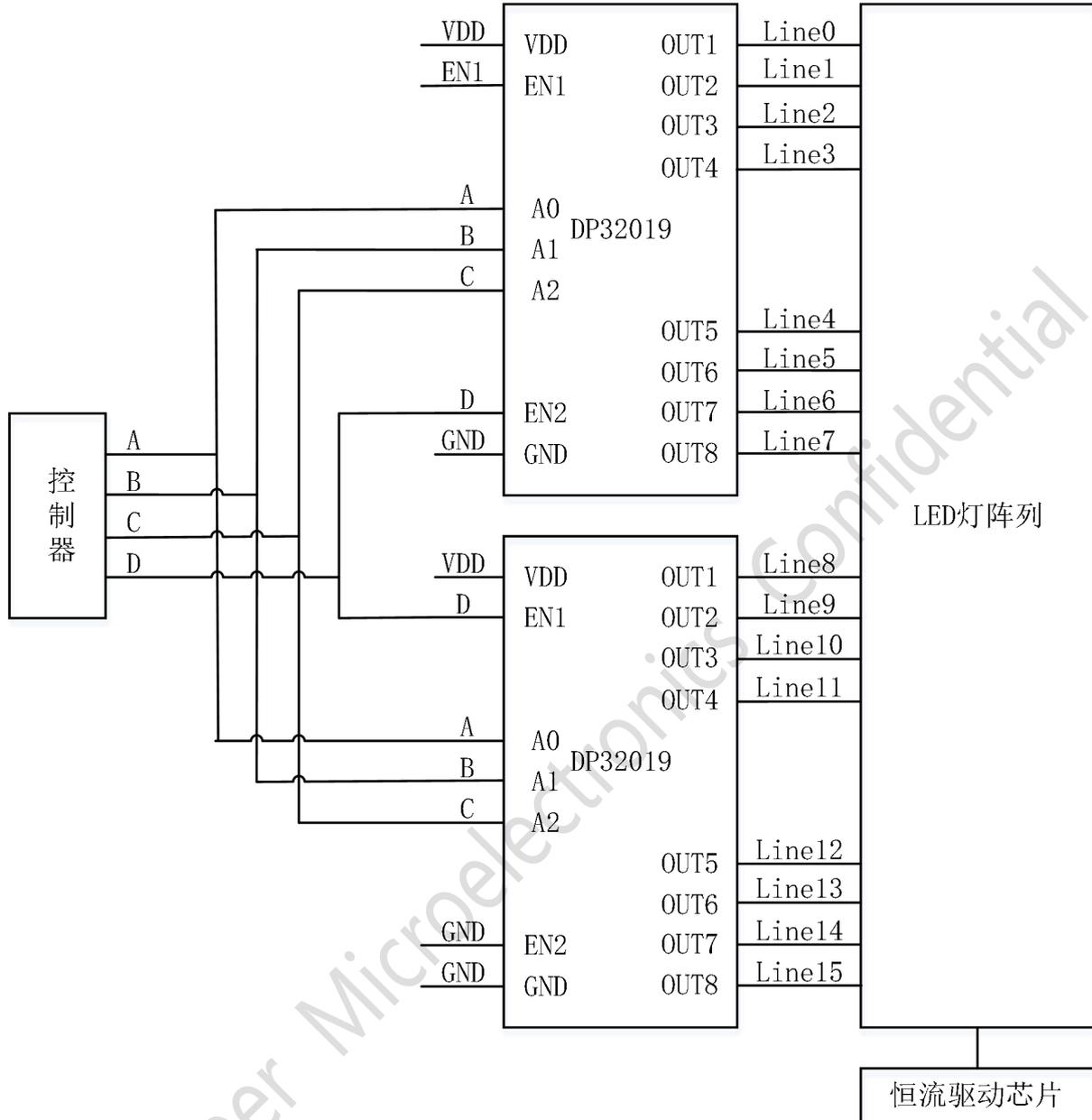


DP32019B 为产品品名
 XXXXXX 代表产品批次号。

6 建议应用电路



显示屏 8 扫应用框图



显示屏 16 扫应用框图

7 参数表

7.1 最大极限参数

项目	符号	额定值	单位
电源电压	V _{CC}	0~6.0	V
输入电压(所有脚位)	V _{IN}	-0.4~V _{DD} +0.4	V
OUT 端连续工作电流	I _D	-2.5	A
OUT 端瞬间最大电流	I _{OUT_MAX}	-3.5	A
功率损耗	PD	<600	mW
工作温度	T _{opr}	-40~85	°C
存储温度	T _{stg}	-40~150	°C
HBM 人体模式	V _{ESD}	≥8	KV

- 所有的电压值均是以芯片接地端 (GND) 做为参考点, 最大极限参数的测试温度为 25°C。
- 若实际工作条件超过规定值可能会造成元件永久的损伤; 若实际工作条件略低于最大值并长时间工作可能会降低元件的可靠性。上述仅是部分规定值, 本产品不支持在规格之外的其他条件的功能操作。
- 表贴产品焊接温度最高峰值不能超过 260°C, 温度曲线依据 J-STD-020 标准、参考工厂实际和锡膏厂商建议由工厂自行设定。

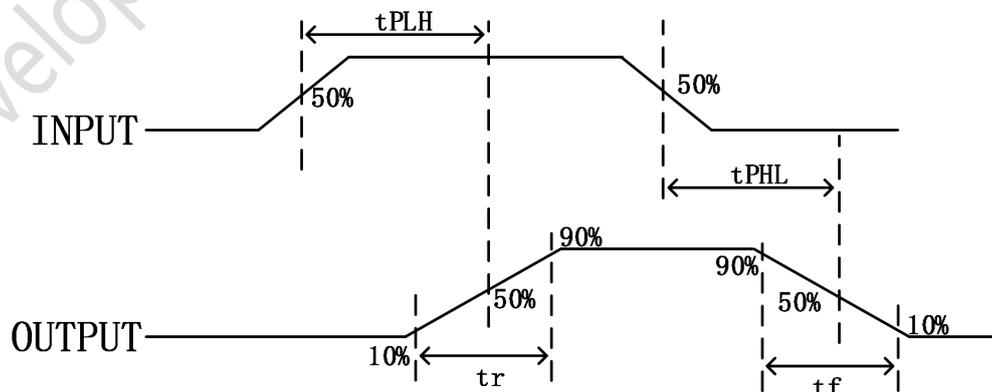
7.2 直流电气特性 (VDD=5.0V)

项目	符号	测试条件	最小值	典型值	最大值	单位
逻辑电源电压	VDD	—	3.0	5.0	5.5	V
电源端电流	IDD_OFF	所有的 OUT 输出置低	—	100	—	uA
栅极开启电压	VGS(th)	VDS=VGS, ID=250uA	—	-0.7	-0.9	V
源—漏极导通电阻	RDS(on)[1:7]	VGS=-5.0V, IOU=-1.0A	—	130	140	mΩ
输入电压	高电平	VIH	逻辑电位	0.7 VDD	VDD	V
	低电平	VIL		0	0.3 VDD	

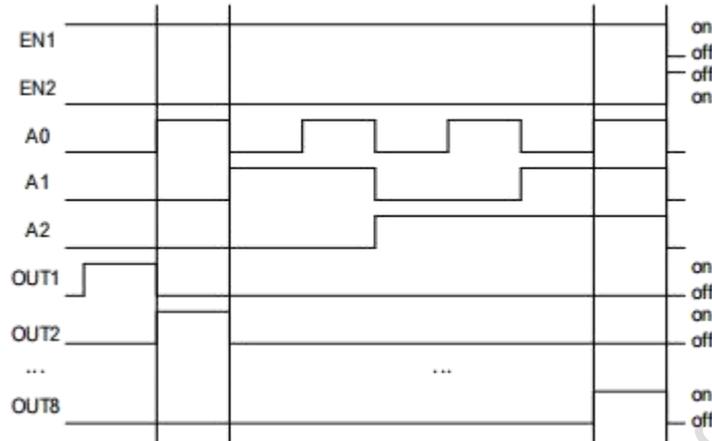
7.3 动态特性 (若无特殊说明, VDD=3.5V~5V, Ta=25°C)

项目	符号	测试条件	最小值	典型值	最大值	单位
输出上升延时	t _{PLH}	VDD=5.0V CL=2nF	-	50	-	ns
输出下降延时	t _{pHL}		-	300	-	ns
输出上升沿	t _r		-	50	-	ns
输出下降沿	t _f		-	200	-	ns

8 时序波形图



9 时序图



10 真值表

输入端口					输出端口							
EN1	EN2	A2	A1	A0	OUT1	OUT2	OUT3	OUT4	OUT5	OUT6	OUT7	OUT8
1	0	0	0	0	H	L	L	L	L	L	L	L
		0	0	1	L	H	L	L	L	L	L	L
		0	1	0	L	L	H	L	L	L	L	L
		0	1	1	L	L	L	H	L	L	L	L
		1	0	0	L	L	L	L	H	L	L	L
		1	0	1	L	L	L	L	L	H	L	L
		1	1	0	L	L	L	L	L	L	H	L
		1	1	1	L	L	L	L	L	L	L	L
X	1	X	X	X	L	L	L	L	L	L	L	L
0	X	X	X	X	L	L	L	L	L	L	L	L

11 换行控制以及消影时间

DP32019B 为共阳显示屏二进制译码行驱动，OUT 通道输出高有效。

符号	描述	最小值	最大值
Tline	一行总显示时间		-
Tshadow	消影时间	500ns	-

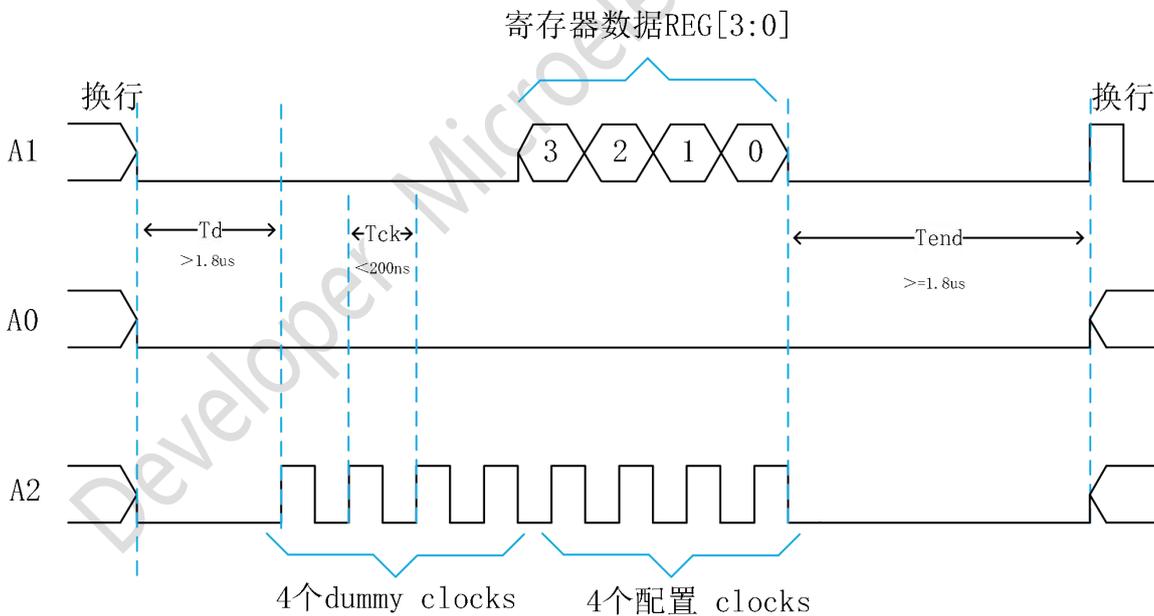
12 寄存器配置

DP32019B 内置 4bit 寄存器:

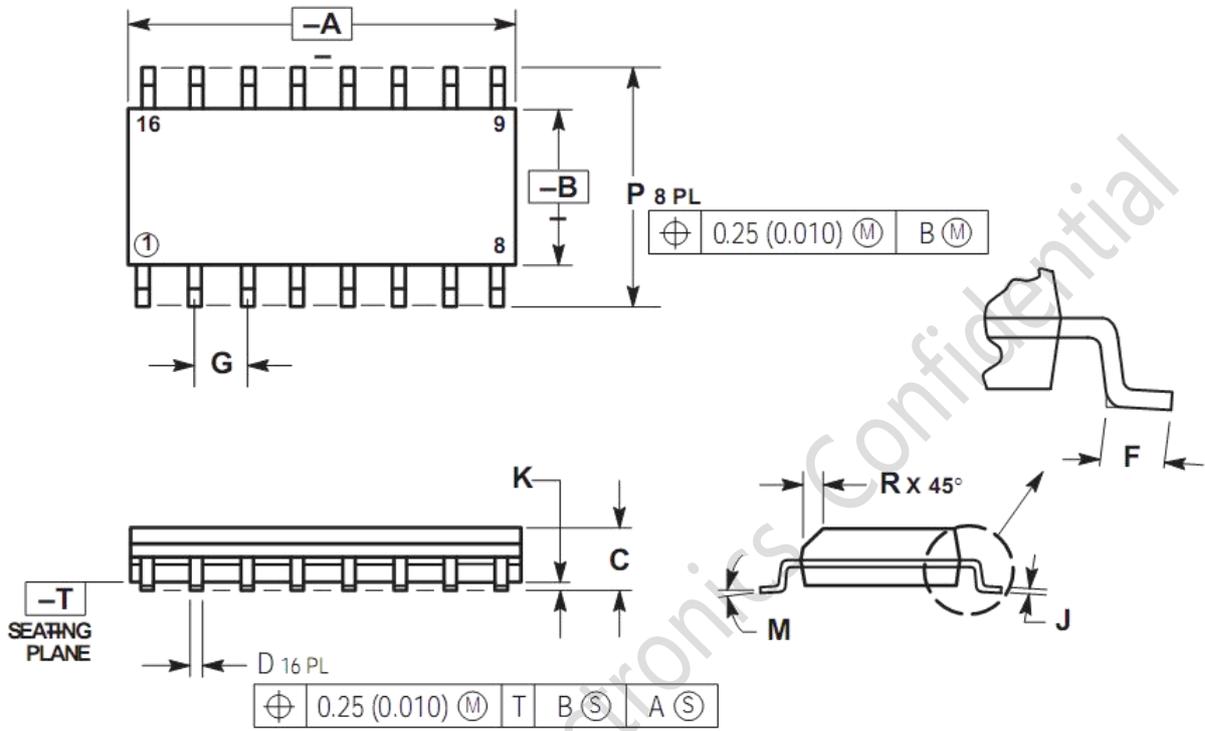
BIT	名称	默认值	描述
3	VR_UP[2]	1' b1	上拉消影电路参考电位配置寄存器 VR_UP[2:0]中的最高位
2	MODE	1' b0	0: 正常模式 1: 开路检测增强模式
1:0	VR_UP[1:0]	2' b10	上拉消影电路参考电位根据寄存器 VR_UP[2:0]可配置为 (Vdd=5V)- 0000: $V_{dd} * 11/20 = 1.75V$ 0001: $V_{dd} * 12/20 = 2.0V$ 0010: $V_{dd} * 13/20 = 2.25V$ 0011: $V_{dd} * 15/20 = 2.5V$ 1000: $V_{dd} * 11/20 = 2.75V$ 1001: $V_{dd} * 12/20 = 3.0V$ 1010: $V_{dd} * 13/20 = 3.25V$ 1011: $V_{dd} * 15/20 = 3.5V$

配置寄存器的方式为(建议在每帧开始的第 0 行进行配置):

- 1.配置 A0/A1/A2 同时为 0, 等待 $T_d > 1.8\mu s$ 时间, 进入寄存器配置模式
- 2.A1 为配置寄存器的 data, A2 配置寄存器 clock, 配置时序详见下图



13 封装尺寸

SOP16


Datasheet		
Millimeters		
	Min	Max
A	9.80	10.16
B	3.80	4.04
C	1.35	1.80
D	0.25	0.510
F	0.40	1.27
G	1.27BSC	
J	0.19	0.25
K	0.05	0.25
M	0°	8°
P	5.80	6.30
R	0.25	0.50

14 重要声明

德普微尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。客户在下订单前应联系德普微获取最新的相关信息，并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的本公司销售条款与条件。

德普微会不定期更新本文档内容，产品实际参数可能因型号或者其他事项不同有所差异，本文档不作为任何明示或暗示的担保或授权。

本产品规格书未包含任何针对德普微或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，德普微不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性，特定目的的适用性或者不侵犯德普微或任何第三人知识产权做任何明示或暗示保证，德普微也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。

德普微对应用帮助或客户产品设计不承担任何义务。客户应对其使用本公司的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险，客户应提供充分的设计与操作安全验证。

针对本规格书所披露的内容，在未获得德普微的授权下，任何第三方不得使用、复制、转换，一经发现本公司必依法追究其法律责任，并赔偿由此对本公司造成的一切损失。

请注意在本资料记载的条件范围内使用产品，特别请注意绝对最大额定值、工作电压范围和电气特性等。因在本资料记载的条件范围外使用产品而造成的故障和(或)事故等的损害，本公司对此概不承担任何责任。

本公司一直致力于提高产品的质量和可靠度，但所有的半导体产品都有一定的失效概率，这些失效概率可能会导致一些人身事故、火灾事故等。当设计产品时，请充分留意冗余设计并采用安全指标，这样可以避免事故的发生。

使用本公司的 IC 生产产品时，如因其产品中对该 IC 的使用方法或产品的规格，或因进口国等原因，包含本 IC 产品在内的制品发生专利纠纷时，本公司概不承担相应责任。